

LRS1306 Stacked Chip

APPLICATIONS:

Pager
PDA
Set Top Box
Cellular Phone

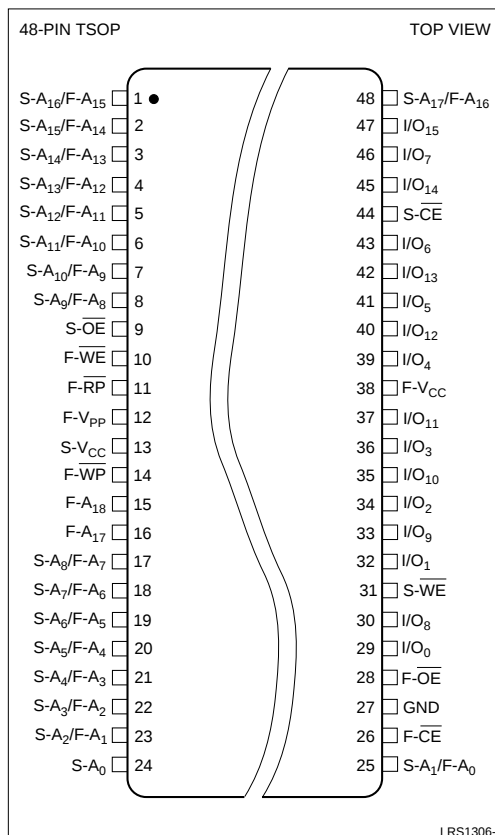
FEATURES

- 8M Flash and 2 M SRAM
- Flash memory access time 120 ns MAX.
- SRAM access time 85 ns MAX.
- Operating current
 - Flash memory read 25 mA MAX. ($t_{\text{CYCLE}} = 200 \text{ ns}$)
 - Flash word write 57 mA MAX. ($F\text{-}V_{\text{CC}} \geq 3.0 \text{ V}$)
 - Flash block erase 42 mA MAX. ($F\text{-}V_{\text{CC}} \geq 3.0 \text{ V}$)
 - SRAM operating 25 mA MAX. ($t_{\text{CYCLE}} = 200 \text{ ns}$)
- Standby current
 - Flash memory 25 μA MAX.
($F\text{-}\overline{\text{CE}} \geq F\text{-}V_{\text{CC}} - 0.2 \text{ V}$, $F\text{-}\overline{\text{RP}} \leq 0.2 \text{ V}$, $F\text{-}V_{\text{PP}} \leq 0.2 \text{ V}$)
 - SRAM 120 μA MAX. ($S\text{-}\overline{\text{CE}} \geq S\text{-}V_{\text{CC}} - 0.2 \text{ V}$)
1.0 μA TYP. ($T_A = 25^\circ\text{C}$, $S\text{-}V_{\text{CC}} = 3 \text{ V}$, $S\text{-}\overline{\text{CE}} \geq S\text{-}V_{\text{CC}} - 0.2 \text{ V}$)
 - Total standby current is the summation of flash memory's standby current and SRAM's standby current
- Power supply 2.7 V to 3.6 V.
- Operating temperature -40°C to $+85^\circ\text{C}$
 - Block erase and word write operations of flash memory with $T_A < -30^\circ\text{C}$ are Not Supported
- Fully static operation
- Three-state output
- Not designed or rated as radiation hardened
- 48-pin TSOP (TSOP48-P-1014) plastic package
- Flash Memory has P-type bulk silicon, and SRAM has N-type bulk silicon

DESCRIPTION

The LRS1306 is a combination memory organized as 524,288 $\times$ 8 bit flash memory and 262,144 $\times$ 8 bit static RAM in one package. It is fabricated using silicon-gate CMOS process technology.

48-PIN TSOP PINOUT



PIN DESCRIPTION

PIN	DESCRIPTION
S-A ₁ /F-A ₀ to S-A ₁₇ /F-A ₁₆	Common Address Input Pins
S-A ₀	Address Input Pin for SRAM
F-A ₁₇ to F-A ₁₈	Address Input Pin for Flash Memory
F- $\overline{\text{CE}}$	Chip Enable Input Pin for Flash Memory
S- $\overline{\text{CE}}$	Chip Enable Input Pin for SRAM
F- $\overline{\text{WE}}$	Write Enable Input Pin for Flash Memory
S- $\overline{\text{WE}}$	Write Enable Input Pin for SRAM
F- $\overline{\text{OE}}$	Output Enable Input Pin for Flash Memory
S- $\overline{\text{OE}}$	Output Enable Input Pin for SRAM
I/O ₀ to I/O ₇	Common Data Input/Output Pins
I/O ₈ to I/O ₁₅	Data Input/Output Pins for Flash Memory
F- $\overline{\text{RP}}$	Reset/Deep Power Down Input Pin for Flash Memory
F- $\overline{\text{WP}}$	Write Protect Pin for Flash Memory's Boot Block
F-V _{CC}	Power Supply Pin for Flash Memory
F-V _{PP}	Power Supply for Flash Memory Write/Erase
S-V _{CC}	Power Supply Pin for SRAM
GND	Common GND

射频和天线设计培训课程推荐

易迪拓培训(www.edatop.com)由数名来自于研发第一线的资深工程师发起成立,致力并专注于微波、射频、天线设计研发人才的培养;我们于 2006 年整合合并微波 EDA 网(www.mweda.com),现已发展成为国内最大的微波射频和天线设计人才培养基地,成功推出多套微波射频以及天线设计经典培训课程和 ADS、HFSS 等专业软件使用培训课程,广受客户好评;并先后与人民邮电出版社、电子工业出版社合作出版了多本专业图书,帮助数万名工程师提升了专业技术能力。客户遍布中兴通讯、研通高频、埃威航电、国人通信等多家国内知名公司,以及台湾工业技术研究院、永业科技、全一电子等多家台湾地区企业。

易迪拓培训课程列表: <http://www.edatop.com/peixun/rfe/129.html>



射频工程师养成培训课程套装

该套装精选了射频专业基础培训课程、射频仿真设计培训课程和射频电路测量培训课程三个类别共 30 门视频培训课程和 3 本图书教材;旨在引领学员全面学习一个射频工程师需要熟悉、理解和掌握的专业知识和研发设计能力。通过套装的学习,能够让学员完全达到和胜任一个合格的射频工程师的要求...

课程网址: <http://www.edatop.com/peixun/rfe/110.html>

ADS 学习培训课程套装

该套装是迄今国内最全面、最权威的 ADS 培训教程,共包含 10 门 ADS 学习培训课程。课程是由具有多年 ADS 使用经验的微波射频与通信系统设计领域资深专家讲解,并多结合设计实例,由浅入深、详细而又全面地讲解了 ADS 在微波射频电路设计、通信系统设计和电磁仿真设计方面的内容。能让您在最短的时间内学会使用 ADS,迅速提升个人技术能力,把 ADS 真正应用到实际研发工作中去,成为 ADS 设计专家...

课程网址: <http://www.edatop.com/peixun/ads/13.html>



HFSS 学习培训课程套装



该套课程套装包含了本站全部 HFSS 培训课程,是迄今国内最全面、最专业的 HFSS 培训教程套装,可以帮助您从零开始,全面深入学习 HFSS 的各项功能和在多个方面的工程应用。购买套装,更可超值赠送 3 个月免费学习答疑,随时解答您学习过程中遇到的棘手问题,让您的 HFSS 学习更加轻松顺畅...

课程网址: <http://www.edatop.com/peixun/hfss/11.html>

CST 学习培训课程套装

该培训套装由易迪拓培训联合微波 EDA 网共同推出,是最全面、系统、专业的 CST 微波工作室培训课程套装,所有课程都由经验丰富的专家授课,视频教学,可以帮助您从零开始,全面系统地学习 CST 微波工作的各项功能及其在微波射频、天线设计等领域的设计应用。且购买该套装,还可超值赠送 3 个月免费学习答疑...

课程网址: <http://www.edatop.com/peixun/cst/24.html>



HFSS 天线设计培训课程套装

套装包含 6 门视频课程和 1 本图书,课程从基础讲起,内容由浅入深,理论介绍和实际操作讲解相结合,全面系统的讲解了 HFSS 天线设计的全过程。是国内最全面、最专业的 HFSS 天线设计课程,可以帮助您快速学习掌握如何使用 HFSS 设计天线,让天线设计不再难...

课程网址: <http://www.edatop.com/peixun/hfss/122.html>

13.56MHz NFC/RFID 线圈天线设计培训课程套装

套装包含 4 门视频培训课程,培训将 13.56MHz 线圈天线设计原理和仿真设计实践相结合,全面系统地讲解了 13.56MHz 线圈天线的工作原理、设计方法、设计考量以及使用 HFSS 和 CST 仿真分析线圈天线的具体操作,同时还介绍了 13.56MHz 线圈天线匹配电路的设计和调试。通过该套课程的学习,可以帮助您快速学习掌握 13.56MHz 线圈天线及其匹配电路的原理、设计和调试...

详情浏览: <http://www.edatop.com/peixun/antenna/116.html>



我们的课程优势:

- ※ 成立于 2004 年,10 多年丰富的行业经验,
- ※ 一直致力并专注于微波射频和天线设计工程师的培养,更了解该行业对人才的要求
- ※ 经验丰富的一线资深工程师讲授,结合实际工程案例,直观、实用、易学

联系我们:

- ※ 易迪拓培训官网: <http://www.edatop.com>
- ※ 微波 EDA 网: <http://www.mweda.com>
- ※ 官方淘宝店: <http://shop36920890.taobao.com>