



**TYPE FD SEAM SEALED CRYSTAL CLOCK XO**  
***FD4000018***

**REVISION HISTORY**

Revision No.	Revision Date	Customer Receipt Date	Supplier Receipt Date	Revision Content and Reason	Notes	Signature
A	May.20,2008			New		Approved by : Jack chou Checked by : Steve Prepared by : Sylvia Yang

# TYPE FD SEAM SEALED CRYSTAL CLOCK XO

## FD4000018

**TYPE FD : SEAM SEALED CRYSTAL CLOCK 5 × 3.2 × 1.35 mm SURFACE MOUNT PACKAGE**

### ELECTRICAL SPECIFICATIONS

**SRe Part Number : FD4000018**

Item	Symbol	Specifications	Units	Notes
Nominal frequency	Fo	40.000000	MHz	
Frequency Stability	FT	±20	ppm	**See note
Operating temperature range	TR	-10~70	°C	
Supply Voltage	Vdd	3.3 ± 10%	V	
Logic type	LT	CMOS		
Supply Current, output enabled	Idd/OE	10	mA	Max.
Supply Current, output disabled	Idd/OD	10	uA	Max.
Duty Cycle (Symmetry)	DC/SY	45	%	measured 50% of waveform
Rise / Fall time	Tr/Tf	5	ns	Max. measured 10/90% of waveform
Output Voltage Vol		10% Vdd	V	Max.
Output Voltage Voh		90% Vdd	V	Min.
Enable / Disable (PIN#1)		Enable		
Output Load	CL	15	pF	
Jitter, Phase		1.5 (Max)	<sup>ps</sup> RMS(1-σ)	10KHz ~ 20MHz frequency band
Jitter, Accumulated		5 (Max)	<sup>ps</sup> RMS(1-σ)	20,000 consecutive period
Jitter, Peak to Peak		50 (Max)	<sup>ps</sup> pk-pk	100,000 random periods
Storage temperature range		-55 ~ 125	°C	
Unit Weight		0.057±0.005	g	

**※ This product doesn't include harmful substance that stipulated by SONY SS-00259 Level 1 and S-AT2-001 Level 1 standard.**

**\*\*Stability includes all combinations of operating temperature, load changes, rated input (supply) voltage changes, initial Calibration Tolerance (25°C), aging (1 year at 25°C average effective ambient temperature), shock and vibration.**

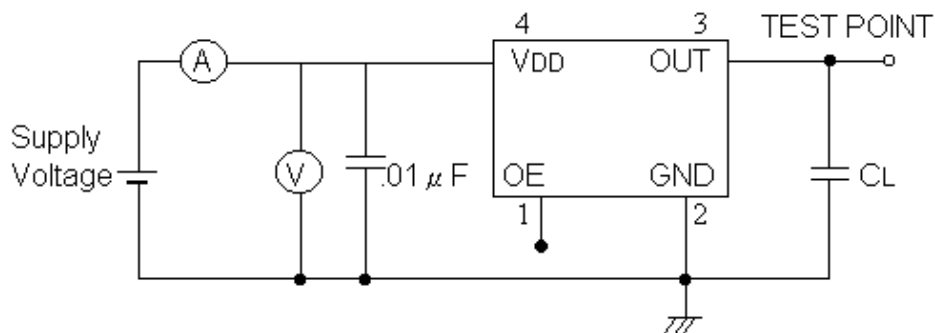
#### Output Enable / Disable Function

Parameter	Min.	Typ.	Max.		Notes
Input Voltage (Pin1), Output Enable	0.7VDD			V	or open
Input Voltage (Pin1), Output Disable (low power standby)			0.3VDD	V	Output is Hi-Z
Internal pullup resistance	30			KΩ	
Output disable delay			200	ns	
Output enable delay			10	ms	

# TYPE FD SEAM SEALED CRYSTAL CLOCK XO

## FD400018

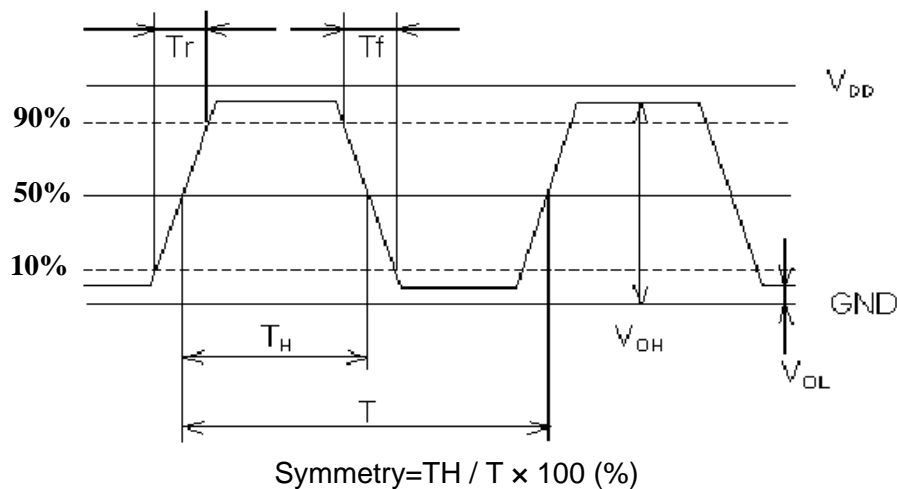
### TEST DIAGRAM



CL: 15pF  
 (Including Probe and Fixture Capacitance)

Reset Function :  
 Logic 0 on Pad1 - Disable Output to High Impedance  
 Logic 1 or Open on Pad 1 - Output Enable

### WAVEFORM CONDITIONS



Notes:            1. Pad 1 options            a. Control input (output enable/disable)

**TYPE FD SEAM SEALED CRYSTAL CLOCK XO**  
**FD4000018**

**ELECTRICAL CHARACTERISTICS TESTING**

**CUSTOMER CRITERIA**

Item	Fdev ppm	I mA	Tr/Tf nS	Duty cycle %	Vh V	VI V
High	20	10	5	55		0.33
Low	-20			45	2.97	

**TEST DATA**

Item	Fdev ppm	I mA	Tr nS	Tf nS	Duty cycle %	Vh V	VI V
Max	4.57	5.82	2.38	2.33	50.31	3.19	0.02
Min	-0.03	5.53	2.15	2.18	48.88	3.19	0.00
Avg	2.23	5.70	2.24	2.24	49.43	3.19	0.01

Fdev Cp = 5.32 Cpk = 4.73

Result : PASS

Remark : The raw data is showed in the back

# TYPE FD SEAM SEALED CRYSTAL CLOCK XO

## FD4000018

### ELECTRICAL CHARACTERISTICS TESTING DATA

Measured by S&A 280A at 25°C

File S08050235-1

Frequency 40.000000MHz

Serial Number	Dev(ppm)	IS1(mA)	Tr(nS)	Tf(nS)	DC(%)	Vh(V)	VI(V)	En/Dis
DUT0001	2.97	5.72	2.22	2.26	49.43	3.19	0.01	1
DUT0002	3.57	5.79	2.23	2.20	48.99	3.19	0.01	1
DUT0003	0.97	5.74	2.20	2.26	49.00	3.19	0.01	1
DUT0004	4.57	5.71	2.36	2.28	49.10	3.19	0.01	1
DUT0005	2.97	5.79	2.27	2.23	49.02	3.19	0.01	1
DUT0006	3.77	5.63	2.15	2.21	50.31	3.19	0.01	1
DUT0007	1.17	5.61	2.26	2.25	49.23	3.19	0.01	1
DUT0008	1.17	5.73	2.23	2.21	48.88	3.19	0.02	1
DUT0009	0.97	5.68	2.18	2.18	50.14	3.19	0.02	1
DUT0010	1.97	5.67	2.24	2.21	49.31	3.19	0.02	1
DUT0011	3.17	5.72	2.31	2.27	49.09	3.19	0.01	1
DUT0012	3.77	5.71	2.38	2.33	49.14	3.19	0.01	1
DUT0013	1.57	5.82	2.24	2.26	49.34	3.19	0.01	1
DUT0014	0.57	5.76	2.20	2.22	49.07	3.19	0.01	1
DUT0015	2.77	5.65	2.20	2.23	50.12	3.19	0.01	1
DUT0016	2.37	5.68	2.21	2.26	49.98	3.19	0.02	1
DUT0017	-0.03	5.53	2.18	2.20	50.21	3.19	0.01	1
DUT0018	3.17	5.63	2.21	2.21	50.07	3.19	0.02	1
DUT0019	1.57	5.70	2.23	2.21	49.35	3.19	0.01	1
DUT0020	1.57	5.73	2.27	2.24	48.89	3.19	0.00	1

# TYPE FD SEAM SEALED CRYSTAL CLOCK XO

## *FD4000018*

### RELIABILITY SPECIFICATIONS

#### ENVIRONMENTAL:

- a) THERMAL SHOCK: MIL-STD-883, Method 1011, Condition A
- b) MOISTURE RESISTANCE: MIL-STD-883, Method 1004
- c) VIBRATION: MIL-STD-883, Method 2007, Condition A
- d) RESISTANCE TO SOLDERING HEAT: J-STD-020C Table 5-2 Pb-free devices  
(2 cycles max)
- e) HAZARDOUS SUBSTANCE: RoHS Compliant by Exemption

#### MECHANICAL:

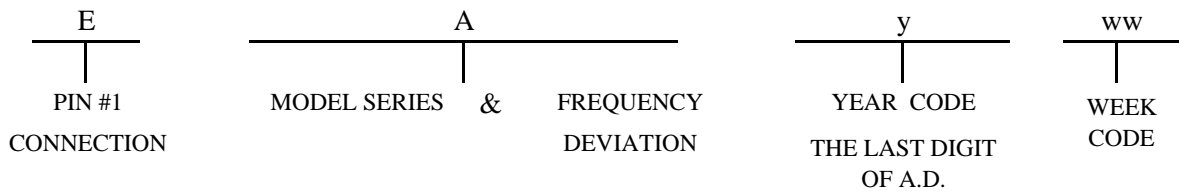
- a) SHOCK: MIL-STD-883, Method 2002, Condition B
- b) SOLDERABILITY: JESD22-B102-D Method 2 (Preconditioning E)
- c) TERMINAL STRENGTH: MIL-STD-883, Method 2004, Test Condition D
- d) GROSS LEAK: MIL-STD-883, Method 1014, Condition C
- e) FINE LEAK: MIL-STD-883, Method 1014, Condition A2,  $R1=2 \times 10^{-8}$  atm cc/s
- f) SOLVENT RESISTANCE: MIL-STD-202, Method 215

**TYPE FD SEAM SEALED CRYSTAL CLOCK XO**  
**FD4000018**

**MARKING**



**TYPE AND DATE CODE**

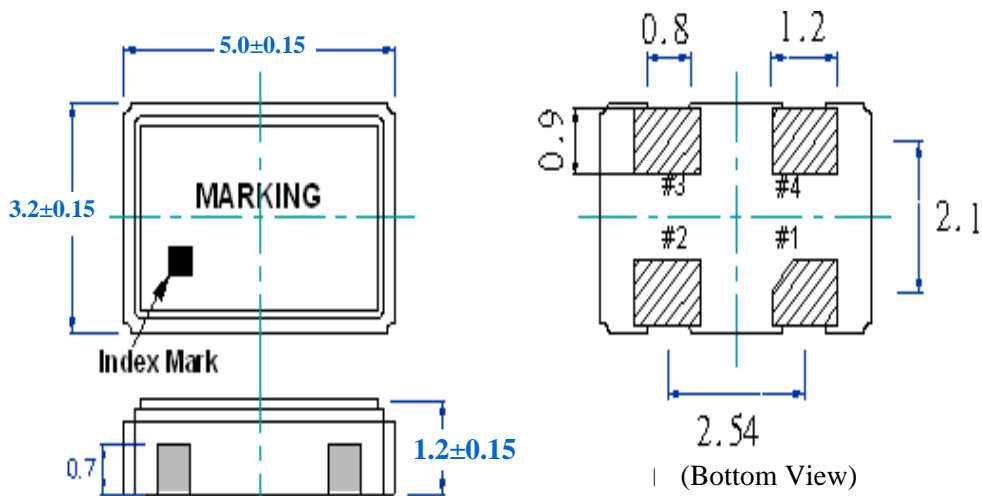




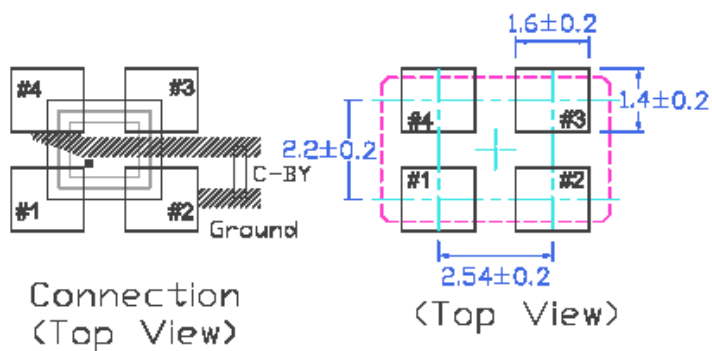
# TYPE FD SEAM SEALED CRYSTAL CLOCK XO

## FD4000018

**DIMENSIONS:** Units : mm



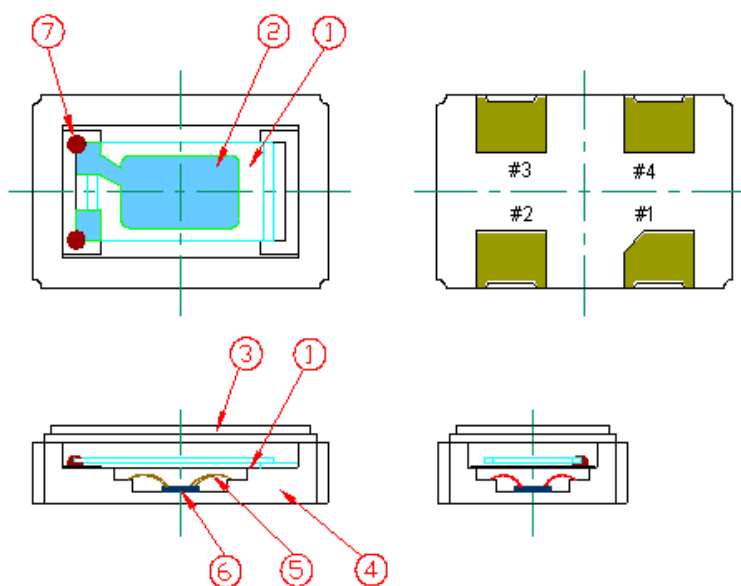
### SUGGEST LAND PATTERN



Pin	Function
1	OE Function
2	Ground
3	Clock Output
4	VDD

Connection  
(Top View)

(Top View)

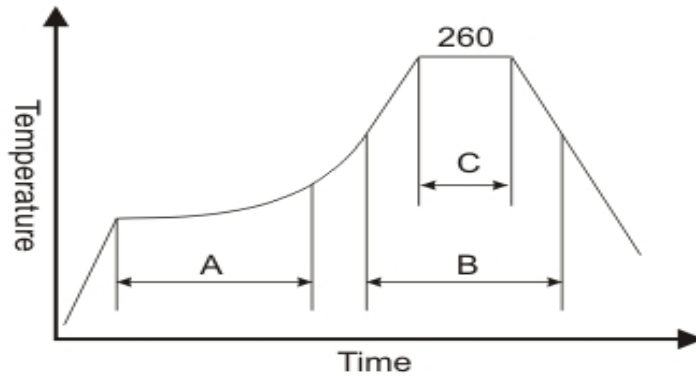


1	Quartz Blank
2	Electrode
3	Lid
4	Base
5	Wire Bonding
6	Die
7	Conductive adhesive

# TYPE FD SEAM SEALED CRYSTAL CLOCK XO

## FD4000018

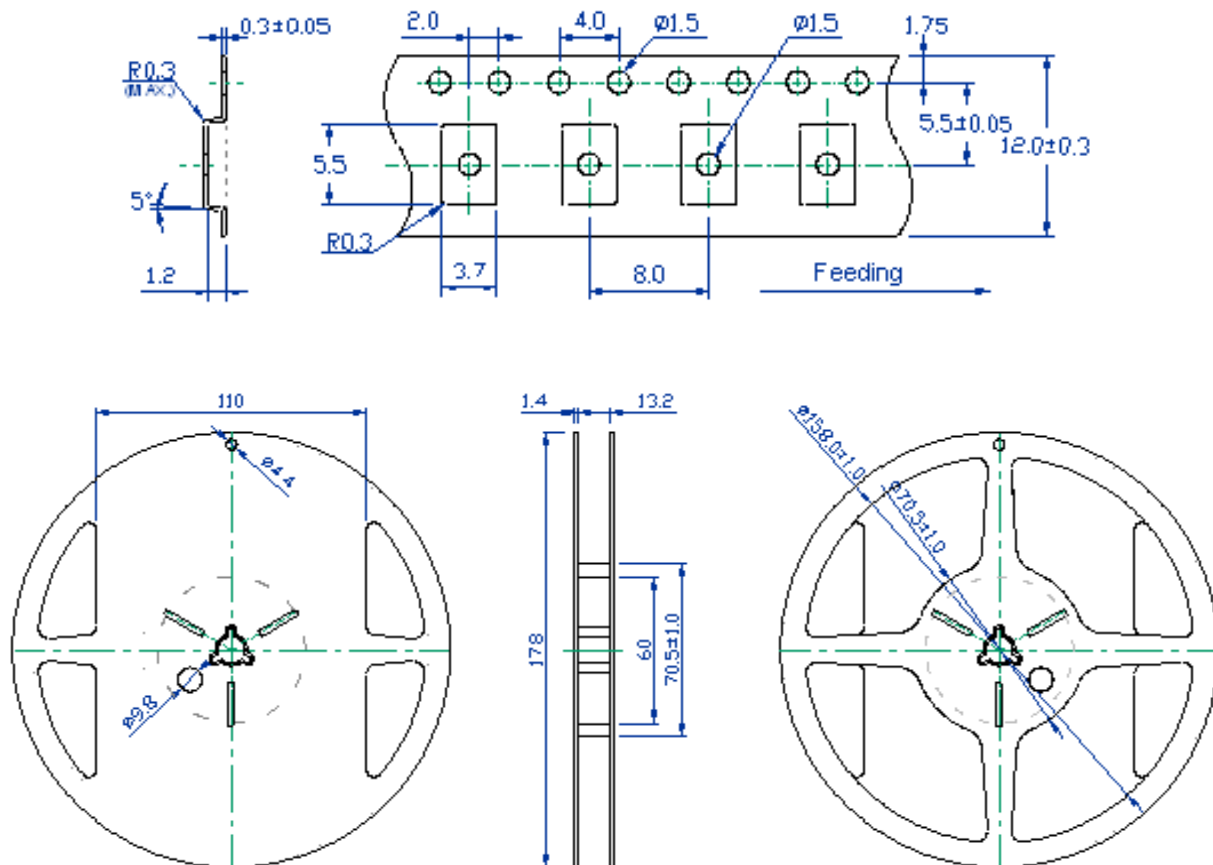
### SUGGESTED IR REFLOW PROFILE



Note:

	Stage	Temperature	Time
A	Preheat	160~180°C	60~120 Sec
B	Primary Heat	220°C	60 Sec
C	Peak	260°C±5°C	10 Sec

### PACKING

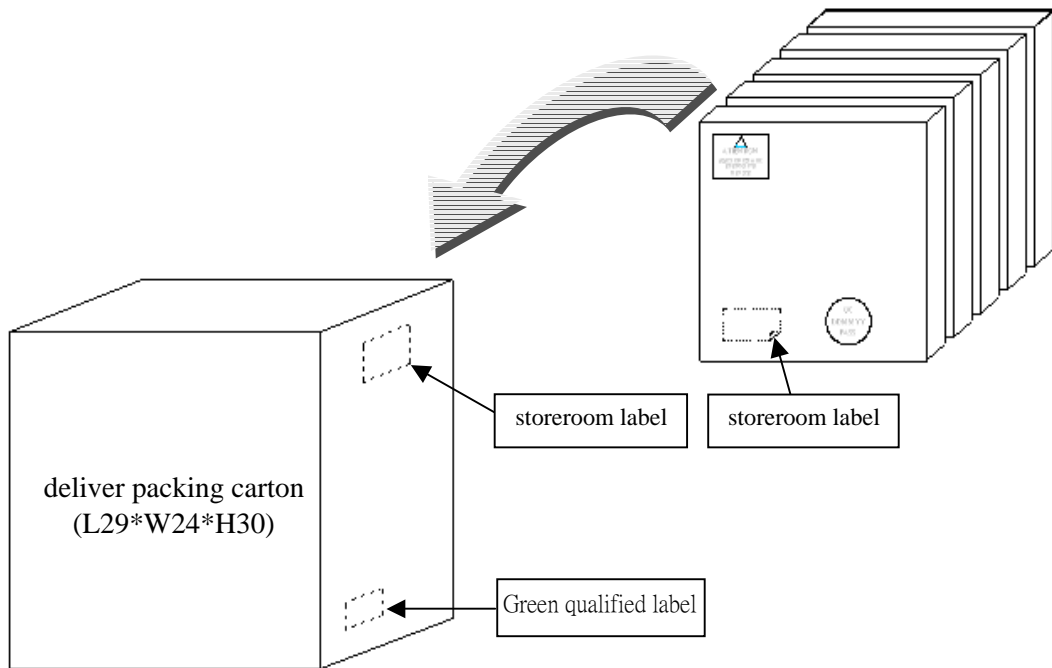
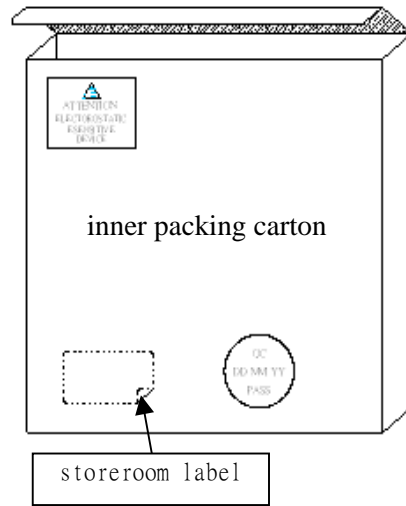
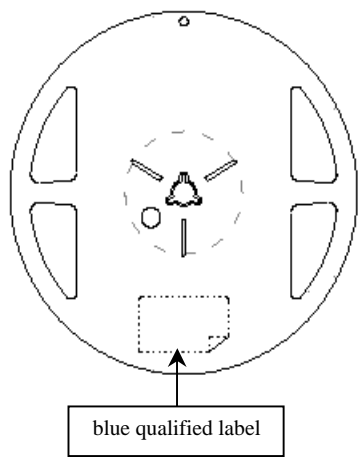
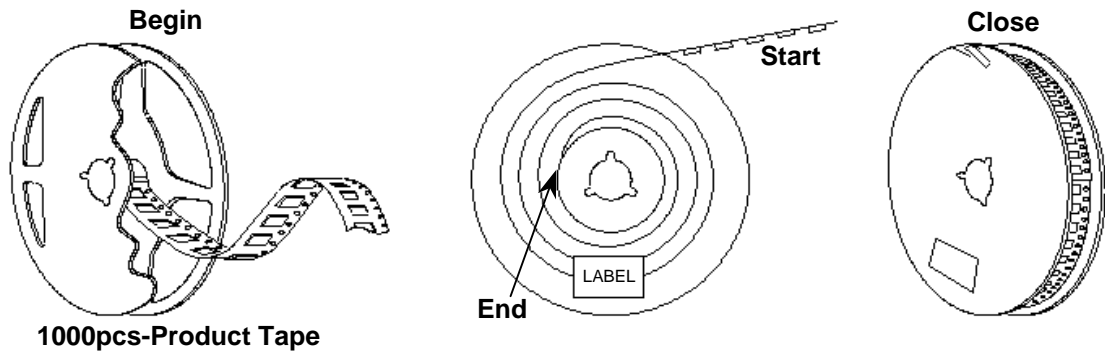


1. 230mm minimum leafer which consist of carrier and/or tape followed by a minimum of 160mm of empty carrier tape sealed with cover tape.
2. 160mm minimum trailer of empty carrier tape sealed with cover tape.

# TYPE FD SEAM SEALED CRYSTAL CLOCK XO

## FD4000018

### PACKING



## 射频和天线设计培训课程推荐

易迪拓培训([www.edatop.com](http://www.edatop.com))由数名来自于研发第一线的资深工程师发起成立,致力并专注于微波、射频、天线设计研发人才的培养;我们于 2006 年整合合并微波 EDA 网([www.mweda.com](http://www.mweda.com)),现已发展成为国内最大的微波射频和天线设计人才培养基地,成功推出多套微波射频以及天线设计经典培训课程和 ADS、HFSS 等专业软件使用培训课程,广受客户好评;并先后与人民邮电出版社、电子工业出版社合作出版了多本专业图书,帮助数万名工程师提升了专业技术能力。客户遍布中兴通讯、研通高频、埃威航电、国人通信等多家国内知名公司,以及台湾工业技术研究院、永业科技、全一电子等多家台湾地区企业。

易迪拓培训推荐课程列表: <http://www.edatop.com/peixun/tuijian/>



### 射频工程师养成培训课程套装

该套装精选了射频专业基础培训课程、射频仿真设计培训课程和射频电路测量培训课程三个类别共 30 门视频培训课程和 3 本图书教材;旨在引领学员全面学习一个射频工程师需要熟悉、理解和掌握的专业知识和研发设计能力。通过套装的学习,能够让学员完全达到和胜任一个合格的射频工程师的要求...

课程网址: <http://www.edatop.com/peixun/rfe/110.html>

### 手机天线设计培训视频课程

该套课程全面讲授了当前手机天线相关设计技术,内容涵盖了早期的外置螺旋手机天线设计,最常用的几种手机内置天线类型——如 monopole 天线、PIFA 天线、Loop 天线和 FICA 天线的设计,以及当前高端智能手机中较常用的金属边框和全金属外壳手机天线的设计;通过该套课程的学习,可以帮助您快速、全面、系统地学习、了解和掌握各种类型的手机天线设计,以及天线及其匹配电路的设计和调试...

课程网址: <http://www.edatop.com/peixun/antenna/133.html>



### WiFi 和蓝牙天线设计培训课程

该套课程是李明洋老师应邀给惠普 (HP)公司工程师讲授的 3 天员工内训课程录像,课程内容是李明洋老师十多年工作经验积累和总结,主要讲解了 WiFi 天线设计、HFSS 天线设计软件的使用,匹配电路设计调试、矢量网络分析仪的使用操作、WiFi 射频电路和 PCB Layout 知识,以及 EMC 问题的分析解决思路等内容。对于正在从事射频设计和天线设计领域工作的您,绝对值得拥有和学习! ...

课程网址: <http://www.edatop.com/peixun/antenna/134.html>



## CST 学习培训课程套装

该培训套装由易迪拓培训联合微波 EDA 网共同推出,是最全面、系统、专业的 CST 微波工作室培训课程套装,所有课程都由经验丰富的专家授课,视频教学,可以帮助您从零开始,全面系统地学习 CST 微波工作的各项功能及其在微波射频、天线设计等领域的设计应用。且购买该套装,还可超值赠送 3 个月免费学习答疑...

课程网址: <http://www.edatop.com/peixun/cst/24.html>



## HFSS 学习培训课程套装

该套课程套装包含了本站全部 HFSS 培训课程,是迄今国内最全面、最专业的 HFSS 培训教程套装,可以帮助您从零开始,全面深入学习 HFSS 的各项功能和在多个方面的工程应用。购买套装,更可超值赠送 3 个月免费学习答疑,随时解答您学习过程中遇到的棘手问题,让您的 HFSS 学习更加轻松顺畅...

课程网址: <http://www.edatop.com/peixun/hfss/11.html>

## ADS 学习培训课程套装

该套装是迄今国内最全面、最权威的 ADS 培训教程,共包含 10 门 ADS 学习培训课程。课程是由具有多年 ADS 使用经验的微波射频与通信系统设计领域资深专家讲解,并多结合设计实例,由浅入深、详细而又全面地讲解了 ADS 在微波射频电路设计、通信系统设计和电磁仿真设计方面的内容。能让您在最短的时间内学会使用 ADS,迅速提升个人技术能力,把 ADS 真正应用到实际研发工作中去,成为 ADS 设计专家...

课程网址: <http://www.edatop.com/peixun/ads/13.html>



### 我们的课程优势:

- ※ 成立于 2004 年,10 多年丰富的行业经验,
- ※ 一直致力并专注于微波射频和天线设计工程师的培养,更了解该行业对人才的要求
- ※ 经验丰富的一线资深工程师讲授,结合实际工程案例,直观、实用、易学

### 联系我们:

- ※ 易迪拓培训官网: <http://www.edatop.com>
- ※ 微波 EDA 网: <http://www.mweda.com>
- ※ 官方淘宝店: <http://shop36920890.taobao.com>